

## **др Саша Стојановић**

Рођен је у Фочи 27.09.1982., где је завршио основну школу. Након завршене Математичке гимназије у Београду уписао је Електротехнички факултет, такође у Београду. Основне студије је завршио у року, након чега је уписао и докторске студије на Електротехничком факултету у Београду, где је одбранио и докторску дисертацију. У току докторских студија додатно се усавршавао пратећи стручне курсеве орханизоване у оквиру међународних летњих школа за докторанте.

Од 2007. године запослен је на Електротехничком факултету у Београду, где је и тренутно у звању Доцента. Био је ангажован на већем броју предмет који се тичу основа програмирања, програмирања на системском нивоу и оперативних система, експертских система, као и неколико хардверских предмета. Тренутно је ангажован на предметима Микропроцесорски системи, Рачунарски ВЛСИ системи, Програмирање мобилних уређаја, Системски софтвер, Програмирање у реалном времену и Практикум из објектно оријентисаног програмирања. Поред наставе на Електротехничком факултету, учествовао је и у извођењу наставе на факултетима у Барселони, Љубљани, Бањој Луци и Источном Сарајеву. Од априла 2017. године обавља и функцију руководиоца лабораторија Катедре за рачунарску технику и информатику.

Учесник је домаћих и међународних истраживачких пројеката који се тичу развоја дигиталних технологија. Учествовао је и на неколико комерцијалних пројеката на којима се претежно бавио реверзним инжењерингом за потребе заштите интелектуалне својине, одакле је проистекла и тема докторске дисертације. Објавио је неколико радова у признатим међународним и домаћим часописима, као и на познатим међународним и домаћим конференцијама. Учествовао је и у извођењу туторијала на скуповима међународног и домаћег значаја. Рецензирао је радове за међународне и домаће часописе и конференције. Аутор је и коаутор неколико техничких решења.